



DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITE DE COOPERATION EN MATIÈRE DE BREVETS (PCT)

(51) Classification internationale des brevets ⁶ :
H04J 3/16, H04H 1/00, H04L 5/06

A1

(11) Numéro de publication internationale: WO 96/21293

(43) Date de publication internationale: 11 juillet 1996 (11.07.96)

(21) Numéro de la demande internationale: PCT/FR95/01538

(22) Date de dépôt international: 22 novembre 1995 (22.11.95)

(30) Données relatives à la priorité:
94/16034 30 décembre 1994 (30.12.94) FR

(71) Déposants (pour tous les Etats désignés sauf US): FRANCE TELECOM [FR/FR]; 6, place d'Alleray, F-75015 Paris (FR). TELEDIFFUSION DE FRANCE S.A. [FR/FR]; 10, rue d'Oradour-sur-Glane, F-75732 Paris Cédex 15 (FR).

(72) Inventeurs; et

(75) Inventeurs/Déposants (US seulement): RAULT, Jean-Christophe [FR/FR]; 36, rue Jean-Guhenno, F-35700 Rennes (FR). BAUDUIN, Jean-Pierre [FR/FR]; Lieu-dit Riniac, F-35270 Combours (FR). LEMESLE, Jean-Michel [FR/FR]; 13, square de Tanouarn, F-35700 Rennes (FR).

(74) Mandataire: VIDON, Patrice; Cabinet Patrice Vidon, Immeuble Germanium, 80, avenue des Buttes-de-Coësmes, F-35700 Rennes (FR).

(81) Etats désignés: CA, US, brevet européen (AT, BE, CH, DE, DK, ES, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

Publiée

Avec rapport de recherche internationale.

(54) Title: METHOD FOR THE DYNAMIC RECONFIGURATION OF A TIME-INTERLEAVED SIGNAL, AND CORRESPONDING RECEIVER AND SIGNAL

(54) Titre: PROCÉDE DE RECONFIGURATION DYNAMIQUE D'UN SIGNAL PRESENTANT UN ENTRELACEMENT TEMPOREL, RECEPTEUR ET SIGNAL CORRESPONDANTS

(57) Abstract

A method for the dynamic reconfiguration of a signal frame structure, wherein each frame is structured in at least one subchannel having a number, order and/or format capable of being altered under the control of a reallocation command, time interleaving on N frames being selectively performed for each subchannel. According to the method, in the transient state, and for the N frames following a reallocation command, the procedure for writing data elements according to the interleaving law remains unchanged, in accordance with the new structure defined by a reallocation command, and a specific logic for rereading the memory plane is implemented so that the frames consist of uniform capacity units comprising data elements from the same source signal. The corresponding transmitters, receivers and signals are also disclosed.

(57) Abrégé

L'invention concerne un procédé de reconfiguration dynamique de la structure des trames d'un signal, chacune desdites trames étant structurées en au moins un sous-canal, le nombre, l'ordre et/ou le format desdits sous-canaux étant susceptible d'être modifié sous la commande d'une instruction de réallocation, et un entrelacement temporel sur N trames étant mis en œuvre sélectivement pour chacun desdits sous-canaux, procédé dans lequel, en régime transitoire, pour les N trames suivant une instruction de réallocation: la procédure d'inscription desdits éléments de données en fonction de la loi d'entrelacement est inchangée, en respectant la nouvelle structure définie par une instruction de réallocation; et une logique spécifique de relecture du plan mémoire est mise en œuvre, de façon que les trames soient constituées d'unités de capacité homogènes, formées d'éléments de données issus du même signal source. L'invention concerne également les émetteurs, les récepteurs et les signaux correspondants.

